



## Approvazione Atti

della selezione per l'assegnazione delle borse di studio per la formazione allo svolgimento di attività di ricerca dal titolo "Studio, sviluppo e caratterizzazione di processi dedicati a packaging di sensori e dispositivi elettronici", nell'ambito del programma di ricerca dal titolo: "Sviluppo di sistemi per il controllo e l'integrazione di MEMS e NEMS, di sensori, di sorgenti ottiche, di dispositivi per la diagnostica, di dispositivi di utilizzo industriale".La borsa è attivata per i primi 4 mesi nell'ambito del Progetto PNRR - M4C2 - AVVISO 3277/2021 - NODES - ECS00000036 - PoC PISTA CUP E13B22000020001 e per i restanti 2 mesi nell'ambito del Progetto finanziato dall'Unione Europea - NextGenerationEU progetto SILICON VALLEY 8.0 IN PIEMONTE FOR A GREEN AND SMART MOBILITY - SVINBO 8.0 - CUP: C17J23000030001 - CDS000965 "Vishay Semiconductor Italiana S.p.A." - PNRR M1C2 - 5.2 Filiere produttive "Microelettronica e semiconduttori

## LA DIRIGENTE

Visto il Decreto legislativo 14 marzo 2013, n. 33, recante "Riordino della disciplina riguardante gli obblighi di pubblicità, trasparenza e diffusione di informazioni da parte delle pubbliche amministrazioni", così come modificato dal Decreto legislativo del 25 maggio 2016 n. 97 e s.m.i.;

Vista la Legge 6 novembre 2012, n. 190, recante "Disposizioni per la prevenzione e la repressione della corruzione e dell'illegalità nella pubblica amministrazione" e s.m.i.;

Richiamato il Regolamento per l'attribuzione di borse di studio per la formazione allo svolgimento di attività di ricerca, emanato con D.R. 1104 del 20 Dicembre 2018;

Richiamata la determina n.589/2025 del 10 marzo 2025 con la quale è stato emanato il bando per il conferimento delle borse dal titolo "Studio, sviluppo e caratterizzazione di processi dedicati a packaging di sensori e dispositivi elettronici", nell'ambito del programma di ricerca dal titolo: "Sviluppo di sistemi per il controllo e l'integrazione di MEMS e NEMS, di sensori, di sorgenti ottiche, di dispositivi per la diagnostica, di dispositivi di utilizzo industriale".La borsa è attivata per i primi 4 mesi nell'ambito del Progetto PNRR - M4C2 - AVVISO 3277/2021 - NODES - ECS00000036 - PoC PISTA CUP E13B22000020001 e per i restanti 2 mesi nell'ambito del Progetto finanziato dall'Unione Europea - NextGenerationEU progetto SILICON VALLEY 8.0 IN PIEMONTE FOR A GREEN AND SMART MOBILITY - SVINBO 8.0 - CUP: C17J23000030001 - CDS000965 "Vishay Semiconductor Italiana S.p.A." - PNRR M1C2 - 5.2 Filiere produttive "Microelettronica e semiconduttori";

Accertato che, in applicazione dei requisiti indicati nel bando, sono state ammesse alla successiva procedura di valutazione, effettuata da apposita Commissione Giudicatrice, 2 candidature;

Accertato il verbale della Commissione Giudicatrice;

Verificati gli atti della procedura di selezione e riconosciutane la regolarità

## DETERMINA





**Politecnico  
di Torino**

Direzione Studenti e Didattica

**FRANCESCA MACCARIO**  
Dirigente

ART. 1 - di approvare gli atti della procedura di selezione di cui alla determina n. 589/2025 per il conferimento delle borse in oggetto;

ART. 2 – di approvare la seguente graduatoria di merito:

1. Catapano Ilaria: Idonea
2. D'Amico Rebecca: Idonea

ART. 3 – di attribuire le borse di studio per la formazione allo svolgimento di attività di ricerca alle candidate Ilaria CATAPANO, Rebecca D'AMICO.

LA DIRIGENTE

Francesca Maccario

Direzione Studenti e Didattica

Politecnico di Torino - Corso Duca degli Abruzzi 24, 10129 - Torino, Italia

[borse.ricerca@polito.it](mailto:borse.ricerca@polito.it) - [www.polito.it](http://www.polito.it)



Finanziato  
dall'Unione europea  
NextGenerationEU



Ministero  
dell'Università  
e della Ricerca



**Italiadomani**  
PIANO NAZIONALE  
DI RIPRESA E RESILIENZA