



Approvazione Atti

della selezione per l'assegnazione della borsa di studio per la formazione allo svolgimento di attività di ricerca dal titolo "Studio, progettazione e fabbricazione di una porta logica SiP", nell'ambito del programma di ricerca dal titolo: "Sviluppo di sistemi per il controllo e l'integrazione di MEMS e NEMS, di sensori, di sorgenti ottiche, di dispositivi per la diagnostica, di dispositivi di utilizzo industriale".La borsa è attivata nell'ambito del progetto SILICON VALLEY 8.0 IN PIEMONTE FOR A GREEN AND SMART MOBILITY - SVINBO 8.0 - CUP: C17J23000030001 - CDS000965 "Vishay Semiconductor Italiana S.p.A." - PNRR M1C2 - 5.2 Filiere produttive "Microelettronica e semiconduttori"; Progetto finanziato dall'Unione Europea - NextGenerationEU

LA DIRIGENTE

Visto il Decreto legislativo 14 marzo 2013, n. 33, recante "Riordino della disciplina riguardante gli obblighi di pubblicità, trasparenza e diffusione di informazioni da parte delle pubbliche amministrazioni", così come modificato dal Decreto legislativo del 25 maggio 2016 n. 97 e s.m.i.;

Vista la Legge 6 novembre 2012, n. 190, recante "Disposizioni per la prevenzione e la repressione della corruzione e dell'illegalità nella pubblica amministrazione" e s.m.i.;

Richiamato il Regolamento per l'attribuzione di borse di studio per la formazione allo svolgimento di attività di ricerca, emanato con D.R. 1104 del 20 Dicembre 2018;

Richiamata la determina n.1061/2025 del 29 aprile 2025 con la quale è stato emanato il bando per il conferimento della borsa dal titolo ""Studio, progettazione e fabbricazione di una porta logica SiP", nell'ambito del programma di ricerca dal titolo: "Sviluppo di sistemi per il controllo e l'integrazione di MEMS e NEMS, di sensori, di sorgenti ottiche, di dispositivi per la diagnostica, di dispositivi di utilizzo industriale".La borsa è attivata nell'ambito del progetto SILICON VALLEY 8.0 IN PIEMONTE FOR A GREEN AND SMART MOBILITY - SVINBO 8.0 - CUP: C17J23000030001 - CDS000965 "Vishay Semiconductor Italiana S.p.A." - PNRR M1C2 - 5.2 Filiere produttive "Microelettronica e semiconduttori"; Progetto finanziato dall'Unione Europea - NextGenerationEU";

Accertato che, in applicazione dei prerequisiti indicati nel bando, è stata ammessa alla successiva procedura di valutazione, effettuata da apposita Commissione Giudicatrice, 1 candidatura;

Accertato il verbale della Commissione Giudicatrice;

Verificati gli atti della procedura di selezione e riconosciutane la regolarità

DETERMINA

ART. 1 - di approvare gli atti della procedura di selezione di cui alla determina n. 1061/2025 per il conferimento della borsa in oggetto;



**Politecnico
di Torino**

Direzione Studenti e Didattica

FRANCESCA MACCARIO
Dirigente

ART. 2 – di attribuire la borsa di studio per la formazione allo svolgimento di attività di ricerca al candidato Andrea PETRUSO.

LA DIRIGENTE

Francesca Maccario

Direzione Studenti e Didattica

Politecnico di Torino - Corso Duca degli Abruzzi 24, 10129 - Torino, Italia

borse.ricerca@polito.it - www.polito.it



Finanziato
dall'Unione europea
NextGenerationEU



Ministero
dell'Università
e della Ricerca



Italiadomani
PIANO NAZIONALE
DI RIPRESA E RESILIENZA